



연구소 반도체 Analog IC 회로설계 엔지니어 공개채용

◎ 모집부문 및 상세내용

모집부문	상세내용
공통 자격요건	<ul style="list-style-type: none">· 학력 : 1) 경력: 대졸 이상 (4년)_석사이상 우대 2) 신입: 석사 이상· 나이/성별 : 무관· 경력 : 2년 이상· 연구소 아날로그개발실 근무
① Analog 설계 (신입+경력)	<ul style="list-style-type: none">· 담당업무 - CMOS Analog Mixed Signal IC 회로설계· 우대사항 - Power IC, DAC, ADC, PLL, OSC, LDO, MIPI, LVDS, DP, CDR 중 유경험자· 연구소 아날로그개발실 근무
② Full Custom Manual Layout Engineer (경력)	<ul style="list-style-type: none">· 담당업무 - Full Custom Manual Layout(130nm ~ 8nm)· 연구소 아날로그개발실 근무

◎ 근무조건

- 근무형태: 정규직(수습기간 3개월)
- 근무일시: 주 5일(월-금) 9:00~18:00
- 급여: 회사내규에 따름
- 근무지역: 서울 서초구 효령로 414 정성빌딩(강남역, 양재역, 뱅뱅사거리 인근)

◎ 전형절차

- 서류전형 → 1차면접 → 2차면접 → 최종합격

◎ 접수기간 및 방법

- 접수기간: 2020년 9월 12일 ~ 2020년 10월 31일
- 접수방법: 1) 사람인 입사지원
2) 이메일 지원(sw.park@leolsi.com) - 이력서, 경력기술서 제출 (자유양식)

◎ 유의사항

- 입사지원 서류에 허위사실이 발견될 경우, 채용확정 이후라도 채용이 취소될 수 있습니다.